

Power hoch 3.

Die neuen VC Z Serien mit LINUX® Betriebssystem.

Basierend auf dem Dual-Core Prozessor ARM Cortex-A9 mit 866 MHz und integriertem FPGA bieten die neuen Kameras der VC Z Serien den Anwendern extrem hohe Geschwindigkeiten in Echtzeit. Für das optimale Zusammenspiel von Hard- und Software sorgt dabei das neue Betriebssystem VC Linux.

Alle Kameras sind mit einer batteriegepufferten Real-Time-Clock ausgestattet und verfügen über bis zu 12 Ein- und Ausgänge, je 1 x Triggereingang und 1 x Blitztriggerausgang, sowie eine Ethernet-Schnittstelle. 5 verschiedene CMOS-Sensoren mit Global Shutter und einer Auflösung bis zu 4,2 Megapixel sind für alle Modelle verfügbar.

VCSBC nano Z Serie

- Schnittstellen: Gbit Ethernet, serielle Schnittstelle, 1 x I²C, 12 programmierbare I/Os, 1 Triggereingang (optoentkoppelt), 1 Blitztriggerausgang
- Maße: 40 x 65 mm
- auch verfügbar mit 1 und 2 abgesetzten Sensorplatinen

VC nano Z Serie

- Schnittstellen: 100Mbit Ethernet, I/Os: 2 Eingänge, 4 Ausgänge, 1 Triggereingang, 1 Blitztriggerausgang. Anschlüsse und Kabel sind kompatibel mit den VC nano Modellen.
- Maße: 80 x 45 x 20 mm

VC pro Z Serie

- Schnittstellen: Gbit Ethernet, Encoder, 2 x externe Beleuchtung, 4 Eingänge, 4 Ausgänge, 1 Triggereingang, 1 Blitztriggerausgang, serielle Schnittstelle
- Maße: 90 x 58 x 36 mm
- Schutzgehäuse der Klasse IP67, M12 Steckverbinder
- Optional: Objektiv, integrierte Beleuchtung, Autofokus Modul

Beginn Auslieferung ab Q1/2015

LINUX
inside

FPGA
Power



WWW.VC-LINUX.COM

VC VISION
components®

Drei auf einen Streich: VC Lib, VC Power Lib, VC FPGA Packs.

Die VC Tools werden jeder
Anforderung gerecht.



LINUX
Inside

Geschwindigkeit



FPGA
Power



VC Linux & VC Lib

(kostenlos)

VC Linux, das neue Betriebssystem, und **VC Lib**, die umfangreiche Bibliothek mit den Basics für IBV-Aufgaben, bilden den Kern der neuen Kameras. VC Linux sorgt für das optimale Zusammenspiel von Hard- und Software und die VC Lib konzentriert 30 Jahre Know-how in der Bildverarbeitung.

VC Power Lib

Sorgt für die Beschleunigung der Verarbeitungsgeschwindigkeit aller VC Lib-Funktionen durchschnittlich um Faktor 3, bis Faktor 10.



VC FPGA Packs

(verfügbar ab Q2/2015)

Der jeweilige FPGA Pack führt die gewünschte Funktion hardwareseitig parallel zur Bildaufnahme aus und erzeugt dadurch enorme Auswertegeschwindigkeiten.

- **Smart Finder Pack:** FPGA-Implementierung erlaubt enorm hohe Geschwindigkeit bei der Konturerkennung.
- **Edge & Filter Pack:** FPGA-Implementierung verschiedener Funktionen
- **VC Solution Pack:** FPGA-Routinen des Kunden können implementiert werden.

Auslastungsgrad FPGA in % *

Funktion	BRAM	DSP48	FF	LUT
Sobel	1,7	0	1,1	4,0
Pyramid	0,8	0	0,4	1,7
Median 3x3	1,7	0	1,1	3,9
Histogramm	1,7	0	0,6	2,0
Canny Edge	6,7	1,3	3,4	15,9
Pattern Matching	43,2	0	10,2	34,5

* Bezogen auf Chipgesamtgröße.

Customized Solutions + Projects

Projektprogrammierung nach kundenspezifischer Anfrage: SW-Anpassungen, Serienentwicklung inkl. FPGA-Programmierung, Machbarkeitsstudien, OEM Code implementieren, etc. Sprechen Sie uns an, wir entwickeln gerne gemeinsam mit Ihnen Ihre optimale Lösung!



VISION COMPONENTS GMBH

Ottostraße 2 • 76275 Ettlingen • Germany

Phone +49 7243 2167 0 • Fax +49 7243 2167 11



vision
components®

WWW.VC-LINUX.COM